



PRODUCT NAME

TM87 Series

TITLE

如何減少 IC 因受干擾造成 Reset。

APPLICATION NOTE

使用 TM87 系列產品時，爲了減少 IC 因爲外界的干擾造成 Reset 可從兩個方面著手：

1. 降低 IC 內部 RESET 信號的敏感度，此一方面可從 Mask Option 中的選項著手，如下：

POWER ON RESET : NO USE

RESET PIN TYPE : LEVEL

IOC1/KI1 FOR KEY RESET : NO USE

IOC2/KI2 FOR KEY RESET : NO USE

IOC3/KI3 FOR KEY RESET : NO USE

IOC4/KI4 FOR KEY RESET : NO USE

2. 增強整體線路抗干擾的能力，此一方面可由 PCB Layout 下手，注意事項如下：

- 電源接腳上的 By Pass 電容離 IC 越近越好
- Reset Pin 上的 By Pass 電容離 IC 越近越好
- Crystal 需靠近 IC 且接腳不宜過長，並且選擇適當的匹配電容
- PCB 板需有適當的鋪銅
- 減小信號的迴路面積